

1/1 WPIL - (C) Derwent- image

AN - 1998-424472 [36]

XP - N1998-331767

TI - Packet processor for mobile computer terminal - includes receiver to receive forwarded packet for performing decoding and multiple encryption of packet process key to transmit to its destination

DC - T01 W01

PA - (TOKE ) TOSHIBA KK

IN - FUKUMOTO A; INOUE A; ISHIYAMA M; OKAMOTO T; SHIMBO A; TSUDA Y

NP - 2

NC - 2

PN - JP10178421 A 19980630 DW1998-36 H04L-009/36 19p \*

AP: 1997JP-0236045 19970901

- US6240514 B1 20010529 DW2001-32 H04L-009/00

AP: 1997US-0954631 19971020

PR - 1996JP-0276186 19961018

IC - H04L-009/00 H04L-009/36 G06F-013/00 H04B-007/26 H04L-012/56 H04L-012/66

AB - JP10178421 A

The processor has a receiver unit to receive forwarded packets. A decoder circuit decodes a packet process key that is used for processing data segment of packet. The data segment is encrypted using a first master key that is shared between several terminals.

- A second master key shared between other terminals is used in the next encryption process. The packet process key is reencrypted and used for processing the next packet. A transmitter directs the packet to its address.

- ADVANTAGE - Avoids decoding and encryption of whole packet. Optimizes encryption process. (Dwg. 1/15)

MC - EPI: T01-C03C T01-D01 T01-H07C5 T01-M06A1 W01-A03B W01-A05 W01-A06G2  
W01-A06G3

UP - 1998-36

UE - 2001-32

UE4 - 2001-06

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平10-178421

(43) 公開日 平成10年(1998) 6月30日

(51) Int.Cl.<sup>9</sup>

識別記号

F I

H 0 4 L 9/36

H 0 4 L 9/00

6 8 5

G 0 6 F 13/00

3 5 1

G 0 6 F 13/00

3 5 1 E

H 0 4 L 12/66

H 0 4 L 11/20

B

12/56

1 0 2 Z

審査請求 未請求 請求項の数16 O L (全 19 頁)

(21) 出願番号 特願平9-236045

(22) 出願日 平成9年(1997) 9月1日

(31) 優先権主張番号 特願平8-276186

(32) 優先日 平8(1996)10月18日

(33) 優先権主張国 日本 (J P)

(71) 出願人 000003078

株式会社東芝

神奈川県川崎市幸区堀川町72番地

(72) 発明者 井上 淳

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72) 発明者 石山 政浩

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(72) 発明者 福本 淳

神奈川県川崎市幸区小向東芝町1番地 株式会社東芝研究開発センター内

(74) 代理人 弁理士 鈴江 武彦 (外6名)

最終頁に続く

(54) 【発明の名称】 パケット処理装置、移動計算機装置、パケット転送方法及びパケット処理方法

(57) 【要約】

【課題】 暗号化されたパケットを中継するパケット処理装置であって、パケット全体を復号／暗号化することを回避したものを提供すること。

【解決手段】 転送されて来たパケットを受信する手段と、受信されたパケットに対して最後に暗号通信に関する処理を施した装置と自装置との間で共有される第1のマスター鍵で暗号化され前記パケット内にコード化された、パケットのデータ部に対する所定の処理に用いるパケット処理鍵を、該データ部に対する所定の処理は行わずに復号する手段と、このパケットに次に暗号通信に関する処理を施すべき装置と自装置との間で共有される第2のマスター鍵で、復号されたパケット処理鍵を再暗号化して、前記パケット内にコード化する手段と、このパケット処理鍵のコード化がなされたパケットをその宛先へ向けて送信する送信手段とを具備したことを特徴とする。

